DIALOG(R)File 352:Derwent WPI

(c) 2003 Thomson Derwent, All rts, reserv.

009141382 **Image available**
WPI Acc No: 1992-268820/199232

Related WPI Acc No: 1992-284865; 1993-258987; 1993-273120; 1993-303671;

1993-350829; 1994-118632; 1994-167818; 1994-176402; 1994-280096; 1995-043660; 1995-274965; 1995-344735; 1996-159905; 1997-402023;

1997-456965: 1998-031499: 1998-270792: 1998-321880: 1999-130598:

2000-440902; 2002-238193; 2003-246899; 2003-415468; 2003-554214

XRPX Acc No: N92-205588

Flat-panel display fabrication - using pixel arrays which form light valves or switches fabricated with control electronics in single crystal

thin-film material

Patent Assignee: KOPIN CORP (KOPI-N); DINGLE B (DING-I); FAN J C C (FANJ-I)

; JACOBSEN J (JACO-I); MCCLELLAND R (MCCL-I); ZAVRACKY P M (ZAVR-I)

Inventor: DINGLE B; FAN J C C; JACOBSEN J; MCCLELLAND R; SPITZER M; ZAVRACKY P M

Number of Countries: 017 Number of Patents: 014

Patent Family:							
Patent No	Kind	Date .		ind	Date W	eek	
WO 9212453	A1	19920723	WO 91US9770	A	1991123	1 199232	В
US 5206749	Α	19930427	US 90636602	Α	19901231	199318	
EP 565588	A1	19931020	WO 91US9770	Α	19911231	199342	
			EP 92902703	Α	19911231		
US 5258320	Α	19931102	US 90636602	Α	19901231	199345	
			US 91801885	Α	19911203		
JP 6504139	W	19940512	WO 91US9770	Α	19911231	199423	
			JP 92502883	Α	19911231		
US 5362671	Α	19941108	US 90636602	Α	19901231	199444	
			US 91801966	Α	19911203		
			US 9385667	Α	19930630		
			US 94225091	Α	19940408		
US 5528397	Α	19960618	US 90636602	Α	19901231	199630	
			US 91801966	Α	19911203		
			US 9385667	Α	19930630		
			US 94225091	Α	19940408		
			US 94281777	Α	19940728		
US 5736768	Α	19980407	US 90636602	Α	19901231	199821	
			US 91801966	Α	19911203		
			US 9385667	Α	19930630		
			US 94225091	Α	19940408		
			US 94281777	Α	19940728		
			US 95485779	Α	19950607		
US 6232136	B1	20010515	US 90636602	Α	19901231	200129	
			US 91801966	Α	19911203		
			US 9385667	Α	19930630		
			US 94225091	Α	19940408		
			US 94281777	Α	19940728		
			US 95485779	Α	19950607		

US 9856410

A 19980406

```
US 20010019371 A1 20010906 US 90636602
                                               Α
                                                   19901231 200154
                             US 91801966
                                                19911203
                                             Α
                             US 9385667
                                                19930630
                                             Α
                             US 94225091
                                                19940408
                                             Α
                             US 94281777
                                             A 19940728
                             US 95485779
                                             A 19950607
                             US 9856410
                                             Α
                                                19980406
                             US 2001812611
                                                20010320
                                             Α
IP 2002014375 A
                   20020118 JP 92502883
                                                 19911231 200211
                             JP 2001158849
                                             Α
                                                 19911231
US 6414783
               B2
                   20020702 US 90636602
                                             Α
                                                19901231 200248
                             US 91801966
                                             Α
                                                 19911203
                             US 9385667
                                                19930630
                             US 94225091
                                                19940408
                                             Α
                             US 94281777
                                                19940728
                                             Α
                             US 95485779
                                                19950607
                                             Α
                             US 9856410
                                                19980406
                             US 2001812611
                                             A 20010320
JP 3361325
              B2 20030107 JP 92502883
                                            Α
                                               19911231 200306
                             JP 2001158849
                                             Α
                                                 19911231
                                               A 19901231 200325
US 20030057425 A1 20030327 US 90636602
                             US 91801966
                                                 19911203
                             US 9385667
                                                19930630
                                             Α
                             US 94225091
                                             A 19940408
                             US 94281777
                                             A 19940728
                             US 95485779
                                             A 19950607
                             US 9856410
                                             A 19980406
                             US 2001812611
                                             Α
                                                  20010320
                             US 2002188342
                                             Α
                                                  20020701
Priority Applications (No Type Date): US 90636602 A 19901231; US 91801885 A
  19911203; US 91801966 A 19911203; US 9385667 A 19930630; US 94225091 A
  19940408; US 94281777 A 19940728; US 95485779 A 19950607; US 9856410 A
  19980406; US 2001812611 A 20010320; US 2002188342 A 20020701
Cited Patents: 2.Jnl.Ref: EP 151508: JP 1038727: JP 63055529: US 4266223:
  US 4727047; US 4883561
Patent Details:
Patent No Kind Lan Pg
                       Main IPC
                                   Filing Notes
WO 9212453
               A1
                     86 G02F-001/136
   Designated States (National): JP
   Designated States (Regional): AT BE CH DE DK ES FR GB GR IT LU MC NL SE
                    28 G02F-001/1343
US 5206749
EP 565588
              A1 E 86
                                     Based on patent WO 9212453
   Designated States (Regional): AT BE CH DE DK ES FR GB IT LI LU MC NL SE
US 5258320
                    21 H01L-021/70
                                     Div ex application US 90636602
              Α
                                     Div ex patent US 5206749
JP 6504139
             w
                                     Based on patent WO 9212453
US 5362671
                    28 H01L-021/20
              Α
                                     Div ex application US 90636602
                                     Cont of application US 91801966
                                     Cont of application US 9385667
```

Div ex patent US 5206749

US 5528397	Α	27 H01L-027/01	Cont of application US 90636602
			Cont of application US 91801966
			Cont of application US 9385667
			Cont of application US 94225091
			Cont of patent US 5206749
			Cont of patent US 5362671
US 5736768	\mathbf{A}	26 H01L-027/01	Div ex application US 90636602
			Cont of application US 91801966
			Cont of application US 9385667
			Cont of application US 94225091
			Cont of application US 94281777
			Div ex patent US 5206749
			Cont of patent US 5362671
			Cont of patent US 5528397
US 6232136	B1	H01L-021/00	Div ex application US 90636602
			Cont of application US 91801966
			Cont of application US 9385667
			Cont of application US 94225091
			Cont of application US 94281777
			Div ex application US 95485779
			Div ex patent US 5206749
			Cont of patent US 5362671
			Cont of patent US 5528397
			Div ex patent US 5736768
US 200100193	71 A1	G02F-001/133	5 Div ex application US 90636602
			Cont of application US 91801966
			Cont of application US 9385667
			Cont of application US 94225091
			Cont of application US 94281777
			Div ex application US 95485779
			Cont of application US 9856410
			Div ex patent US 5206749
			Cont of patent US 5362671
			Cont of patent US 5528397
			Div ex patent US 5736768
			Cont of patent US 6232136
JP 2002014375	iΑ	24 G02F-001/1368	Div ex application JP 92502883
US 6414783	B 2	G02B-026/00	Div ex application US 90636602
			Cont of application US 91801966
			Cont of application US 9385667
			Cont of application US 94225091
			Cont of application US 94281777
			Div ex application US 95485779
			Cont of application US 9856410
			Div ex patent US 5206749
			Cont of patent US 5362671
			Cont of patent US 5528397
			Div ex patent US 5736768
			Cont of patent US 6232136
JP 3361325	B 2	23 G02F-001/1368	Div ex application JP 92502883

Previous Publ. patent JP 2002014375

US 20030057425 A1

H01L-033/00

Div ex application US 90636602 Cont of application US 9383667 Cont of application US 9383667 Cont of application US 94225091 Cont of application US 94281777 Div ex application US 9488779 Cont of application US 9856410 Cont of application US 2001812611 Div ex patent US 5206749 Cont of patent US 5362671 Cont of patent US 5528397 Div ex patent US 5736768 Cont of patent US 5736768

Cont of patent US 6414783

Abstract (Basic): WO 9212453 A

Fabrication of the panel display involves forming a single crystal semiconductor material on a supporting upstrate. An array of transistors and an array of pixel electrodes are formed in or on the single crystal material to form a circuit panel. Each pixel is actuatable by one of the transistors.

A light transmitter material is positioned adjacent to the circuit panel such that an electric field or signal generated by each pixel alters a light transmitting property of the material. ADVANTAGE - Produces high quality image. h p

Dwg.1A/20

Title Terms: FLAT; PANEL; DISPLAY; FABRICATE; PIXEL; ARRAY; FORM; LIGHT; VALVE; SWITCH; FABRICATE; CONTROL; ELECTRONIC; SINGLE; CRYSTAL; THIN; FILM; MATERIAL

Derwent Class: P81; P85; U14

International Patent Class (Main): G02B-026/00; G02F-001/1335; G02F-001/1343; G02F-001/136; G02F-001/1368; H01L-021/00; H01L-021/02; H01L-021/07; H01L-027/01; H01L-033/00 International Patent Class (Additional): G02F-001/1333; G02F-001/1345:

G09C-003/10; H01L-021/44; H01L-021/84; H01L-027/00; H01L-027/12;

H01L-029/00; H01L-029/04; H01L-031/0392; H05B-033/12

File Segment: EPI; EngPI

(12) 公表特許公報(A)

(11)特許出願公表書号 特表平6~504139

第6部門第2区分

(43)公表日 平成6年(1994)5月12日

最終頁に続く

(51) Int.Cl.3		識別記号	庁内整理番号	FI	
G02F	1/136	500	9018-2K		
H05B	33/12		8715-3K		

・ 審査課章 未贈录 ・予備審査論学 女 (今 20 元)

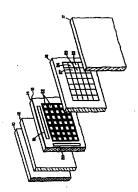
(74)代理人 弁理士 小田島 平吉

		曹重明水 :	木爾米	下開書室順 米	#	(全 23 頁)
(21)出願書号	特職平4-502883	(71)出順人	コピン	・コーポレーシ	ョン	
(86) (22)出版日	平成3年(1991)12月31日		アメリ	力合衆国マサチ:	ユセツ	ツ州02780ト
(85)翻訳文提出日	平成5年(1993)6月29日	1		ン・マイルズス		
(86)国際出業番号	PCT/US91/09770	1	ダスト	リアルパーク・	マイル	ズスタンディ
(87)国際公開番号	WO92/12453			プールパード695		
(87) 国際公開日	平成4年(1992)7月23日	(72)発明者	ザプラ	ツキー、ボール	・エム	
(31)優先權主要番号	636, 602		アメリ	力合衆国マサチ:	ユセツ	ツ州02062ノ
(32)優先日	1990年12月13日	1	ーウツ	ド・ビーチストリ	ノート	25
(33)優先権主要国	米国 (US)	(72)発明者	フアン	, ジョン・シー	・シー	
(81)指定国	EP(AT, BE, CH, DE,		アメリ	カ合衆国マサチン	ュセツ	ツ州02167チ
DK, ES, FR,	GB, GR, IT, LU, MC, N			ツトヒル・ウエン		
L, SE), JP				ウエイ881		

(54) 【発明の名称】 表示パネル用の単結晶シリコン配列素子

(57) 【事約】

ディスプレイパネルが、ディスプレイ作製のための基 級に転移される単結晶構度材料(15)を使用しで形成 される。ピクセル配列(22)は、転移の前に、海原材 料において制御電子回路(18、20)を作製した光光 又はスイッチを形成する。それから、結果の回路パネル (14)が、所望のディスプレイを設けるために、発光又 は液晶材料でディスプレイパネルに組み込まれる。



特表平6-504139 (2)

納水の範囲

- 1. パネルディスプレイを作製する方法において、
- a) 支持基板において単館品半導体材料を形成することと、
- b) 各ピクセルがトランジスタの一つによって作動可能である如く、団 路パネルを形成するために、単階温材料において又は上にトランジスタ の配列とピクセル電儀の配列を形成することと、
- c) 各ピクセルによって発生された電界又は個号が材料の光透過特性を 変更する知く、匹略パネルに顕接して光透過性材料を位置付けることと を含む方法。
- 2. 股階 a) が、支持基板において非難結晶の単単体計算を形成する ことと、単結晶材料を形成するために非単結晶の単単体計算を結晶化す ることとを含む前次の期間1に記載の方法。
- 3. 草物品半導体材料が、本質的草油品の半導体材料である論求の施 圏2に配象の方法。
- 4. 股階 a) が、支持基根から光透準能高板に単結晶材料を転停する ことをさらに含む筒水の機器1に記載の方法。
- 5. 各トランジスタが駆動回路に電気的に連絡される如く、単軸晶半 準体材料において又は上に駆動回路を形成することをさらに含む物水の 断用Iに記載の方法。
- 6、服物設階が、さらに、単独品材料から基板を化学的にエッテング することを含む線水の機器4に配線の方法。
- 7. 転移級階が、さらに、回路パネルを光透過性蓄製に貼合せること そかな調求の範囲4に記載の方法。
 - 8. 光透過性材料が、液晶を具備する請求の範囲Iに記憶の方法。
- 17. 光透遊性材料が、エレクトロルミネセント材料を具備する 助攻 の範囲 1 0 に配数のパネルディスプレイ。
- 18. パネルディスプレイを作襲する方法において、
- a)支持基便上に単結晶半導体材料を形成することと、
- b) 各ピクセルが少なくとも一つのトランジスタによって作動可能である如く、ピクセルの回路パネルを形成するために、単軸温材料において 又は上にトランジスクの配列とピクセル電極の配列を形成することと、
- c) 各ピクセルにおいて発生された電界又は信号が材料により発光する 如く、各ピクセル内に発光性材料を位置付けることとを含む方法。
 - 19. 股階 a) が、支持基便上に非単結晶の準導体材料を形成することと、
 - 本質的単純品材料を形成するために非単糖品の単導体材料を抽品化する こととを含む前次の概题18に記載の方法。
 - 20. 各トランジスタが運動個路に電気的に連絡される加く、本質的 単地晶材料において又は上に電動阻路を形成することをさらに含む納水 の極期18に記載の方法。
 - 21. 各ピクセルにおいて発生された電界が、先週週性電極とピクセル電気の間にある如く、発光性材料上に光週過性電極配列を位置付けることをさらにまむ情味の義語18に記載の方法。
 - 2. 段階 a) が、単結晶材料が支持基礎から光過激性基礎上に転移される転移設階をさらに含む請求の機器18に記載の方法。
 - 23. 転等設備が、単結晶材料から化学的にエッチングすることにより支持基板を除去する設備を設備を含む請求の機器22に記載の方法。
 - 2 4. 単結晶材料が、光透過性基板の消像面に転移される欝水の能器

9. 光週通性材料が、エレクトロルミネセント材料である論水の輻射

に記載の方法。 10. 支持基板と。

10. 双方条数と。 基底に固定され、トランジスタの配列とピクセル電響の配列を具備し、

各電価がトランジスタの一つに電気的に追加された回路パネルと、 各ビクセルによって発生され、材料に印加された電界又は信号が光速道 特性を変更する加く、回路パネルに廃接して位置付けられた光波過性料

材と、 ピクセルを作動させるために網路パネルに電気的に連絡された電路回路

- とを異像するパネルディスプレイ。
- 11. 単軸晶半導体材料が、シリコンを具備する前次の範囲12に変 域のパネルディスプレイ。 12. 単独晶半磁体材料が、水質的単細晶の半層体材料である酸水の
- 表面13に記憶のパネルディスプレイ。 13、トランジスク配列とピクセル配列が、単純品半等体材料の推開
- 層において又は上に形成される納束の範囲 1 () に配象のパネルディスフ レイ。
- 14. 国路パネルを光透過性基板に貼合せるための貼合せ材料を含ら に具備する請求の範囲10に記載のパネルディスプレイ。
- 15. 光湯湯性材料上に位置付けられた電板の光湯過程配列をきらに 具備し、各光湯温性電板が、トランジステの一つに電気的に連結される 納水の範囲10に記憶のパネルディスプレイ。
- 16. 光辺遠性材料が、液晶を異像する酸水の機関10に配敏のパネルディスプレイ。

22に配業の方法。

- 25. 転移散階が、さらに、國路基被を先週過性基領に貼合せること を含む前束の機器 22に記載の方法。
- 26. 発光性材料が、エレクトロルミネセント材料を含む糖求の施設 18に配慮の方法。
- 27、実持基据と、

基製に数定され、トランジスクの配列とピクセル電極の配列を具備し、 おピタセル電磁が少なくとも一つのトランジスタに電気的に適時され、 おトランジスタが、単端無半導体材料の掲載において又は上に形成した ソース、ドレイン及びティネル製体を含むピケセルの機関パネルと、

各ピクセル内のトランジスタによって発生された電界又は信号が材料に よる発光を生じさせる如く、各ピクセル内に位置付けられた発光性材料 と、

ピクセルを作動させるために閲覧パネルに電気的に連絡された裏頭閲覧 とを異様するパネルディスプレイ。

- 28. エレクトロルミネセント封手上に位置付けられた電腦の光譜達 性配列をさらに具備し、各光譜通性電振が、トランジスタの一つに電気 的に連絡される前水の框面27に記帳のパネルディスプレイ。
- 29. 単精品半導体材料が、シリコンを具備する請求の範囲27に接 歳のパネルディスプレイ。
- 30. 単結晶半導体材料が、本質的単結晶半導体材料である請求の値 至27に記載のパネルディスプレイ。
- 31. トランジスクか、約5000Hェなしに約10、000Hェな 動起周波数において助作することができる源水の範囲27に記載のパオ

特表平6-504139(3)

発展パネル層の単純品シリコン配列電子

電気的に連絡され、各作動されたトランジスタに連絡された関連ピクセ ル電優が、発光性材料に電界を生成させる腑水の範囲27に記憶のパネ ルディスプレイ。 33. 発光性材料が、エレクトロルミネセント材料を具備する論定の

ルディスプレイ。 32、単結晶材料の薄葉において形成した理動団体 をさらに具備し、亜角団路が、脚連トランジスタを作動させることによ

り、各ピクセルを選択的に作動させることができる如くトランジスャル

- 範囲27に記載のパネルディスプレイ。
- 3.4. エレクトロルミネセント材料が、複数の領域を異像し、各領域 が、異なる色において発光する前束の範囲33に記憶のパネルディスプ V1.
- 35. 支持基板が、ガラス又はプラスチックの加く光道通性材料を具 備する欝水の処理37に記載のパネルディスプレイ。

ルファスシリコンの使用に係わった。TFTアプローテは、実現可能で あることがわかったが、アモルファスシリコンの使用は、パネル他能の 幾つかの見地を妥協する。 何えば、アモルファスシリコンTFTは、ア モルファス材料に固有な低電子容動度のために大面積ディスプレイに対 して必要とされる開放敷店客に欠ける。こうして、アモルファスシリコ ンの使用は、表示連載を制限し、そしてまた、ディスプレイを駆動する ために必要とされた高端論理に不適切である。

アモルファスシリコンの限定性のために、他の代替的な対象としては、 **多物品シリコン又はレーザー再輸品シリコンが挙げられる。これらの対** 料は、一種に続く国路処理を低温に制限するガラス上に指存のシリコン を使用するために、隣定される。

TFTを具備するアクティブマトリックスはまた、エレクトロルミネ セント (BL) ディスプレイにおいて有益である。TFTは、シリコン から形成される。しかし、LCDナクティブマトリックスにおいて多種 **品シリコンとアモルファスシリコンの使用を展定する同一部子はまた、** 日しディスプレイにおいてこれらの形式のシリコンの使用を制度する。 さらに、GLディスプレイは、高速と低い漏れのみならず、エレクトロ ルミネセンスのために必要とされた電圧レベルをサポートすることがで きるTPTを必要とする。

こうして、茶舗の速度を有し、物道の容易さと紙管用を設け、パネル ディスプレイの各ピクセルにおいて実品管丁を下を影響する方法の必要 性が存在する。さらに、所置の速度を有し、製造の容易さと低度用を設 けるとともに、美光のために必要な電圧において表示ピケセルを作動さ せる機構を続け、ELバネルディスプレイの各ピクセルにおいて高品質

発展の事長

高品質量を生産するために被品又はエレクトロルミネセント対解を修 用した平パネルディスプレイが、開発されている。これらのディスプレ イは、単価維管(CRT)技術に取って代わり、より高物線テレビジョ ン映像を設けると期待される。例えば、大形高品質液晶ディスプレイ (LCD) への最も有望な遅は、アクティブマトリックスアプローチで あり、この場合掲載トランジスタ(TPT)は、LCDピケセルと関じ 場所に配置される。TFTを使用するアクティブマトリックスアプロー チの主な利点は、ピクセル間のクロストークの除去と、TFT豆物LC Dで走せられる優れたグレースケールである。

しCDを使用する平パネルディスプレイは、一般に、5つの異なる理 を含む。すなわち、白光原、ピクセルを形成するためにTFTを配列し た翻路パネルの一方の側に取り付けた第1個光フィルター、ピクセルに 配置された少なくとも3つの原色を含むフィルター裏、そして最後に、 . 第2条光フィルターである。 顕路パネルとフィルターをの間の実施は、 液晶材料で充填される。この材料は、回路パネルとフィルター板に取り 付けた接地の際に電界が印加される時、最光を随転させる。こうして、 ディスプレイの特別なピクセルがオンにされる時、歳品材料は、第2番 光フィルターを遊走する如く対判を透過される個先を開始させる。 平パネルディスプレイに対して必要とされる大震器でのTFT形成へ

の主なアプローチは、大面積光配電力素子に対して以前配表されたマネ

TFTを形成する方法の必要性が存在する。

発明の事物

本発明は、トランジスタがディスプレイの各ピクセルを創御するため に作製され、本質的単級品シリコンの主導を使用するパネルディスプレ イとディスプレイの作能方法に関する。好ましい実施服像に対して、毎 膜又はトランジスタアレイが、ガラス又は透明な有機膜の強く光温温性 基板に転移される。この実施態様において、海賊単独品シリコンは、L CDの各ピクセルを作動させる薄膜トランジスタのピクセルマトリック スアレイを形成するために使用される。パネルディスプレイ会協助する ために非常に進するCMOS回路は、トランジスタが形成されたと関ー 薄膜材料に形成される。劉斯は、記録とウイヤボンディングの必要性な しに、排稿会開化技術を使用して、マトリックスアレイに保会に報言法 始されることかできる。

各トランジスタは、電界叉は信号の印御により、開放材料叉は素子か らの光の滅滅を朝間するために役立つ。この印象の目的のために、最か らの光が透過されるトランジスタと動物材料又は電子は、北条と呼ばれ る。こうして、パネルディスプレイの名ピクセルは、独立解除光井であ る。そのような光井の例としては、LCD、あるいは光道通像性が復興 又は信号により変更され、高密波ピクセルアレイを設けるように譲越さ れた液体又は塑体状態材料がある。本業子と関連作復方法は、高齢能力 ラー巻を生成するための大形平パネルのすべての必要条件を満足する。 トランジスタ又はスイッチは、ディスプレイを繋けるために、エレクト ロルミネセント表示要素(ELD)又は発光ダイオード(LED)と対 にきれる。

本見明の行きしい真施顕微は、大面製半導体機を使用し、調を処理基 置から分離し、裏をガラス又は他の適切な光透過性材料に取り付ける。 2 ミクロン以下の厚さの単純品とリコン園は、エピナキシャル基底から 発着され、そして裏は、ガラスとセラミックスに取り付けられる。電界 効果トランツスタ(「下ET')の如、繊維性ローの最待男子は、分種 別に少なくとも部分的に作割され、それからガラスに駆移される。接着 別、影響総合、ファンデルワールスカ又はポンディング周共品会をを含 な器種のポンディング手職が、基裏への取り付けのために使用される。 他の気な力力をを探ってきる。

プロセスの好ましい実施物様は、利益温度において用い本質的単独基 5 : 到毛形成する取除と、ピクセル福電気が開発エンハンスメント形ト ランガスクの配列と同道区MO S 画路を連携上に作業する取換とを含む。 各トランガスタは、 & ピクセルがトランガスタの一つによって放立に作 着される体く、ピクセル福路の一つに電気的に設備される。 C MO S 記 開は、ピクセル作為と無不能を影響するために設備される。 C MO S 記 は、 2 グセルドルのと無不能を影響するために設備される。 X 子か線 は、 2 グロルス・ドレイン、ティネルを成が一ト開始の形成をピク セル電電との福立運物により到極高度にまだ付きされている際、同始さ れる。最終イネル高度への転移の製に、素子指導を実践的に発了することにより、無量ガラスズはネリマーが使用できる。 代替的に、第千件級 のすべて又は部分は、別解後、あるいはガラスズはブラステックをへの 地震の転移により行われる。転移後、カラーフィルターと被基特別と の一様ににより、してDを提用する実施機に対してパネルが受成され る。

薬薬形成プロセスの行ましい方法は、本質的単結晶度が剥離される他

ウェーソスは基底から除金され、そして開路パネルを形皮するためにガ ラス又は他の造切な選取であり付けられる。代替的に、差別の 原成し、開発をガラスに結合し、それから、裏面から開発を分離することもできる。ピケセルは、平面解放を寄する行と呼ばれて位置付けられる。 作製配用の場所は、これらの開発に対する高温処理が転移の前に行われるために、ガラス上の収集の高道でMOS (又は他の) 物理の使用を新まする。

別の好ましい実施期値は、トランジスク別業の機能配列の作品に係わ り、散発展型の所図の期隔又はレジストレーションを設けるために収縮 又は部値する神能性をは「原式を指すすることと、表外パネルに含む景 淋器似に関係を能学することを含む。

本利用のさるに別の序名しい資油機能は、採出品とリコン材料を使用 して、エレクトロルミネセント(EL)パネルディスプレイとディスプ レイの存置が設に関する。単細晶とリコンは、小形(6インチェをロイン デ以下)のアクティブマトリックスをLディスプレイに知いて高限機能 を過滤するために呼ぶしい。ELディスプレイにおいて、一切目出のビ クセルが、行列間互連絡により、多ピクセルに取りくればすればならない の提供は、旭五端前等の目と、第一分をサルに取りらればすればならない の提供は、旭五端前等の目し、第一分をは、ピクモルを実代体においてよ り効率的なエレクトロルミネモンスを開発し、このため、列数を製力さ ために、高階線数人の砂度用を可能にする。本発明により、この列点を 数ける下すは、バルクミトロペニール、あるいは其地高又は一般 かりコンの開催の相く、単純的コールにおいて発度する。これら 保性基準において形成をおる、シリコンボンインシュレータ (SO1) 技術を使用する。本出版のために、用面「オ支の単幅品」とは、多数の 構造が、展を描って映在いなる平隔において、少なくともの、1 cm、 好ましくは、0、5~1、0 cm・以上の機能に対ける新価報味上に広 かっている調を影響する。そのような職は、何えば、テファイア、SI O_b SIフェール、炭消表の炭化けい常温駅において公知の技術を使 向して形成される。

SOI技術は、一般に、納品格子が下層高度のそれに一家しないシリコン園の形成に扱わる。特別な好をしい。実施機能と、特別面において高 品質SIの時間を生産するために、分積シリコンエピタクシー(ISE を提別する。このプロセスは、本質的料料品シリコンを形成する材料を 始品化するために加添された別期間において、アモルフェス又は多料品 シリコンの加く角単純素材料の複数を含む。新期間の使用は、間隔への 等なしに、エッチングされる活性期の下に酸化物を使用して、調と回路 の制度を可能にする。

停ましい実施根様において、エピクキシャル繋が形成された全部値は エッチバック平面によって除去される。

代替的に、化学的エピタキシャルリフトオフの方法、平端体対係をガ ラス又は他の基質に延修するプロセスは、所置の平場特別の大部隊シ ートに適用される。これら又は他の利能力後は、四路パネル作戦所基督 への転移のために改長部駅から任意の開業事業品が対土を決ってるために 使用される。

本発明は、再結晶化シリコン機におけるCMOS回路とピクセル電管 の割成を含み、再結晶化シリコン機は、第2転移基準に関すされ、開始

の高品質TFTは、BLパネルディスプレイにおいて使用され、高適と 低離れを設けるとともに、エレクトロルミネセンスのために必要とされ た高電圧レベルをサポートする。

項目しディスプレイは、頭ピクセル世光体のための受動器階が、並介 外が料外の可収削場時間に回して低いビウォル機能開放数 (約10 日末 ロ 一般に動作されために、低い吸出力を繰りる。共和項の名目がス・ス プレイにおいて、TFTは、高キャリヤ管器度を管理とするパルク又は 網環料能品又は実質的単端ありりコンを使用して、アクティブマトリッ クスにかいて形成される。それ名体、TFTは、高切換え地蔵にかいて 助作する。こうして、ピタセルと同じ場所に位置した高速ゴFTを受用 するアクティブマトリックス開路パネルは、重光体材料の間度開始時間 に関する気管大体部板に関数を必り、ディスプレイの例度を増大をせる 水料切の私レディスプレイは、100 00 11 2 の重大機能 組開放数を設けることができる。所ましくは、水溶明の51 ディスプレ イは、約500 日末 2 世上、最大的100 00 12 2 0 重大機能 組開放数を設けることができる。所ましては、水溶明の51 ディスプレ イは、約500 0 1 ま 2 世上、最大的100 0 0 10 2 0 2 大機能 起間放散を設けることができる。

野をしい質能等限とおいて、単純品シリコンの問題が、トランジスタ の世別とどうセル電信の世別を員費し、名どフルル電話が一つ以上のト ランジスタによって作動可能な回路にネルを参減するために使用される。 エレテトロルにネセント努料は、回路パネルに脚踏して世間付けられる。 E.L 専用の世界を形成するためにパターン化される。E.L ディスプレィ の質問機能に対して、各トランジスタ(交はトランジスタ回路)、開設 ビフセル電艦と両端を上列料策策は、ビフセルとして参照される。それ 日本、E.L ディスプレイは、機能の独立機即可能とどってからある。

特表平6-504139 (6)

名ピクセルに対して、肺波尼し対斜に電界又は信号を発生させることが できるトランジスタ(又はトランジスタ回路)は、EL材料による発光 を傾割するために停せつ。

S Lバネルディスプレイを運動するために選する C M O S 電動回路は、 薬圧D M O S トランジスタととケヤル電影が製成されたと同一単輪温材 別に加い下形成される。 電影回路は、配摘とフィヤギンディングの必要 なしに、開電無異化放射を投削して、ピケセルのマトリックスへ完全に 相互接触されることができる。さらに、光道差性電圧別は、各ピクセ ルに加いて発送された電界が光道途性電腦とピクセル電板の間にある加 く、エレクトのルミセマント材料上に改置材がされる。それ音は、E L パネルディスプレイの名ピクセルは、その男光特性が電界又は世界によっ て変更される独立質解発光性である。

本発明は、実施権力ラー数を生施するための必要条件を適及する E L バネルディスプレイを作成するための数子と関本方法を含む、そのため に、エレクトロルミネセント特別は、複数の質なる光波真を生成することができる E V マルルを取けるために使用される。さら足具体的には、エレクトロルミネセントが昇は、複数のパテーン化器を発起し、多層は、電別を受けた時、他の間によって生成された状态に関して異なる特定の接近の元を生ませることができる。

81ディスプレイ形成プロヤスの好きしい実施施報は、支持高級にな いて単数品とリコンの開展を販売する股階と、シリコン国においてビク セル電話、トランリスタと服務機関の区別を形成する政府と、ソリコン 国に開放したさピクセル内にエレクトロルミネセント接近を形成する政 限とを含む。8トランリスタは、8ピクセルが駆動的路体によって複変に

構成の多数な新聞な評価と認品の組み合わせを含む、発明の上記と処 の機能は、単材の間距を参加してさらに評価に記載され、クレイムにお いて預測される。特定のパネルディスプレイと開発を異常するパネルを 作響する際に使用される方法は、何水のみとして示され、見明を規定す るものでないことが関係される。この発明の主な特徴は、周明の問題に 戻することなく多様交換指導をよれて使用できる。

国面の簡単な説明

- 第1人間は、発明による平パネルディスプレイの分解斜視度である。 第1日間は、発明の好ましい実施施機のための服像システムを示す団 時間である。
- 第2人~2 L型は、平パネルディスプレイのための刪略パネルの作製 を示す、好ましいプロセス資和順序圏である。
- 第3数は、ディスプレイパネルの好ましい実施無難の新遊園である。 第4数は、再結晶化のために使用されるシステムの好ましい実施事業 の終視園である。

8 L ディスプレイのための神能品シリコン層形成プロセスの好きしい 方法は、高原上の機構性酸化物におけるシリコン層の形成に落めるSO 1 技術を含む。SO 1 技術は、本典明のEL ディスプレイの高圧、高音 度間隔をサポートするために夢としい。3 に同様に対しては、歌化超は、 DMOSトランリスクの知く、高圧素子に耐える物産を可能にする。さ らに、SO 1 財産は、温度素質アイスプレイにつながる高速度ピクを失

作動される如く、ピクセル電極に電気的に連絡される。

巡路を連載するためのチャネル分割を辿ける。

他の呼音しい方法は、早時高シリコン園が、分階をお、別の材料に指 着される実体書度において形成される5011世間に採わるELリティスプ レイのための理解形成的間に置する。一つの好点しいプロセスにおいて、 早時高シリコンの園は、運便において形成され、そしてアクティブマー リックス間機が、シリコン裏において形成される。次に、膜は、その延 収から分階され、ビフセルの形式を収支するために、設計材料に影響される。 あの野されい質問題性において、誠は、その返答から分離され、 天仲社を改良するために、折折の可由会配に応じまれる。列えば、EL ディスプレイは、ヘルシット開催システムの間由主びさしに取り付けら れる。代謝的に、ELディスプレイは、ヘッドアップディスプレイのた かの所直接的に取り付けられる。

- 別の好をしい実施節機において、単時品シリコンの酸は、基板において形成され、そして会ウェーハが、上層に取り付けられる。次に、金基板は、エッチバック手順によって除来される。

E L ディスプレイ形成プロセスの特別の行ましい方法は、他種性基礎 の上に参加品シリコンの層を形成し、多物品シリコン上にキャッピング

第5人間は、結晶化材料において粒界を同時化するパターン化射機理 の検察を含せ

第5 B限は、牧界を開興化するためのパターン化キャッピング屋の使 用を示す。

第6A圏は、発明によるガラスへの転移の前のMOSPETのドレイン環境と模互コンダクタンス特殊を示す。

第6日間は、ガラスへの転移板の第6人間のMOSPETのドレイン 電流と相互コンダクタンス特性を示す。

第7人職は、2つの異なるドレイン電圧に知いて対数スケールでプロットした、第6人間の妻子のドレイン電波を示す。

第7日間は、2つの異なるドレイン電圧において対数スケールでプロットした、第6日間の妻子のドレイン電波を示す。

第8人間は、ゲート電圧が0~6ポルトで変化する、第6人間の案子 のドレイン電波出力を示す。

第8日間は、ゲート電圧が0~5ポルトで変化する、第6日間の菓子のドレイン電波出力を示す。

第9人〜9 C 題は、発明によるリフトオフプロセスを示す一連の新術 図である。

第10A圏は、発明の別の実施摩擦による、リフトオフ処理中のウェ ーハの部分終後間である。

第108回は、プロセスにおける股階級、リフトオフ構造の第10人 図の禁じ~11に拾って取った新田原である。

第10 C数は、レジストレーションが統件される別の実施機能において、リフトオフ処理中のウェーハの一部の部分斜接因である。

特表平6-504139 (6)

- 第10D図と第10B図は、リフトオフプロセスにおけるさらに他の **申除**をの第10C図の輸送の新鮮を表す。
- 第111A~11日間は、発明によるリフトオフ手服のプロセスフロー における名数階中のウェーハの略図である。
- 第12A~12C園は、発明の別の好ましいリフトオフ手順の場所領
- 第13A~13C関は、発明による転移の許ましい方法を構造的に示す。
- 第14人間と第14日間は、発明によるさらに他の転修方法を振鳴的 に示す。 第15回は、発明による素子レジストレーションを監視制御 するための好ましいシステムを示す。
- 第16人間は、本発明によるエレクトロルミネセントパネルディスプ レイの分解解視的である。
- 第16B圏は、エレクトロルミネセントカラー表示要素の終視圏である。
- 第160間は、エレクトロルミネセントパネルディスプレイのための 車曲システムを示す問題的である。
- 第16D匿は、第16C覆のDMOSトランジスタの等価額路である。
- 第17A〜17L面は、エレクトロルミネセントパネルディスプレイ の倒路パネルの作製を示す好ましいプロセス流れ順序面である。
- 第18A~18D団は、エレクトロルミネセントカラーディスプレイ の作製を示す好ましいプロセス流れ順次型である。
- 第19A~19B団は、SOI開途の上層への転移及びポンディング と当便の映金を示す好ましいプロセス流れ順次型である。

他の好さしい実施課時は、8ビクセルに対して現代体を形成するために、 他の指状で割付き位用する。そのた道場等性が哺界の間如により変更 されるエレクトゥルミネセント版、多孔他シリコン文は最北計時が、男 北体を形成するために使用される。従って、エレクトゥルミネセントを 不要変(6LD)、多孔性シリコン級形態実足は廃化デイオードが、形 返され、ディスアレイを繋がるために関するもろ。

バネルにおいてディスプレイを制御するために使用される転車開始が、 第1日間に示される。間知13は、入り着号を実置し、パス13を選し で留金をピクェルに設置する。間知20は、色セクェルにおいてキッパ ック28を充電する間々のトランジスク23をオンにするために、パス 19を選して重要する。キャパシタ25は、配列の次の重要まで、ピク せん幅色と戻る21において程序を持続させる。発列の手限な責地顕現 する又はしない。

限2A~2上期は、鑑賞べれみ増減が考慮された、シサコンコインシュレータ(SO1)類を形成するために、施機シリコンエビタキレー (15 E) プロセスの使用を赤す。なお、圧縮の数の検索が、契約番5 1の開業を設けるために使用される。第2人間に示されたものの加く、SIの構造は、基板30と、基底30とかいて成長又は増散された(同人ば、SIの乗の)酸化削34を含む。シリコンの原準制金属は、歴化物34上に設成される。酸化物(又は能解体)は、こうして、SI食器等の51性物込まれる。第15 E SO1機造の特徴で、実施制は、C MOS団路が作割される実質がに平均高の再換点化シリコンである。援め込む機能が作割される実質がに平均高の再換点化シリコンである。援め込む機能が作割される実質がに平均点の再換点化シリコンである。援

第20人~208回は、GeSi合金か中間エッチストップ層として 使用される、代替的な転移プロセスを示す、好ましいプロセス使れ順序

行ましい実施譲後の詳細な説明

角明の好ましい。資施整備が、第1間に参けるパネルディスプレイの終 地面にあされる。ディスプレイの基本地域実施は、自又は他の遊びな たちを先離10、別1間だフィルケー12、間間パネル14、フィルケ 一度16と間を見まっルケー17を命か、間部施において観定される。 被品付的(不限示)は、回路パネル14とフィルケー度16の間の事物 に置かれる。間間パネル14におけるビウセル22の配例は、6ビウセ かが、ピクセルとカラーフィルケー版16に間近した対向電影の間にあ る液品材質において電好を発金をからかく、変形に開設して設定付ける れた「第1表び海2個路線板製集18、20を有する運動器所によって最 別に行動される。環形は、成品材料を表達される最大の間を全化させ、 物域カラーフィルケー版、資名4、第26、第27と自29の個 く4つのフィルケー環接のグループに分明される。アフィルケー要決24、 28、27、29に関係したピウセル又は光浄は、そのピクセルケルー で記する新聞のを設けるために表現では、中でリケールケール。 これまりませ、第24、第25、第27と自29の個 く4つのフィルケー環境のグループに分明される。アイルケー要素24、 28、27、29に関係したピウセル又は光浄は、そのピクセルケルー で記する新聞のを受けるために過程的に対けるドループ

本見明は、ディスプレイパネルの名どクセルを形成するために、通過 性又は最光性対称を使用する。そのために、反音しい、政策動物は、資地 の液晶材料の加く任意の液体を使用し、名どクセルに対して通過性光浄 そ形成する。他の好きしい、実施顕微は、名どクセルに対して通過性光浄 そ形成するない。他を対するのは、現実技術的特別を展示する。名もに、

て要得されるよりも高速の素子を設ける。150万を超えるCMOSトランジスタを含む回路が、JSR材料において成功高に作戦された。

第2日間に示された即じ、最38は、8ピラセルに対するトランジス 月曜は37 とピッセル電解展現39を選定するためにパターン代される。 散化用40は、それから、各ピラセルの2つの機関37、3日の間のサー ネルを含むパターン化機関上に形成される。それから、固有効晶化材料 38が、ロチャネル男子を設けるためにゆう意义は他のり影ドーパント (又は代替的に、カティル店子に対してロ影ドーパント)を拡入44 (第20間)をわる。

それから、参稿品シリコン階42が、ピクセル上に用数され、そして 階42は、第21階に用された知く、四形ドーパントを担入46され、 ゲートとして説用される第42の紙材車を低下させる。ポリシリコンは、 第22間に栄まれた如くゲート50を設成するためにパケーン心され、 続いて、トランリスタのコ"ソース及びドレイン機械を設けるためにホ ク末を大名と従入52される。第27階に栄きれた和く、数化的54は、 トランリスタ上に形成され、そして関ロ50、56、58が、それぞれ、 ソース56、ドレイン64とゲートに認識するように耐化数54を研究 リーン位表質検索70は、関出ピタセル電弧62をサース60に関係し、 アーン位表質検索70は、関出ピタセル電弧62をサース60に関係し、 ケートとドレインを後の団際パネル機成質膜に退論するために使用され 5。

#2の作製手原は、ガラスに貼り合わされた場階シリコンの薄膜 (1 ~5ミクロン) を形成するために関発された基板製能プロセスの一つで ある。これらの頃は、転等の房に部分的又は完全に作賞されたFBTの

特表平6-504139(プ)

無く、西生半毎井京子をおり、転移のための間方向成長エピタキシャル 間のへ乗員(CLEアT) アプローヤをおか締めた扱いが無数増し、参 属としてここに取り入れた、未開物作所は、727、047年において 十分に記載される。位学エピタキシャルリントマプ (CEL) アプロー ドは、米国物所所は、846、931号と指は、883、561号において十分に記載される。CLEFTとCELの別性所は、基礎の別提用 を称答し、高度が刑責されるのプローアと比較して関係を扱うさせ る、501ウェールと開業的物性所を扱う合わせることにより、ガラス において男本店品質問及で開発を提ぶるとかできる。

解記は、CEしプロセスが、製造器のHF(欠は他のエッテンツ後) アンダーカットに対して必要さられた他が用機能によって開発されることを示す。CELを発する大部ではあったのからは、完全大部隊はようもむしろ、パターン化会子及びア文は想像の開催である。というのは、職業又は男子は、エッチングを機能をご確せせるとかに置き場って施 電ヤキルとして使用される未規用機能をでする。このアプローナは、 別2円~21版にそれる。機能薬性から間除を発生するために、第1 関口70(第2日間)が、ピクヤル版にみる間38の間機関において 数据される。それから、第34の形式の大部分は、第38の一位地理別 71±1に従びるがし、2両72を実施するがの間余が、第38の一位地理別 71±1に従びるがし、2両72を実施するために即会される。

野21間にないて、実施性76は、空間72と間口70を向たすため に形成され、用38の一番上に繋がている。それから、間口又はヴァイ ホール74が、エッチング放が、用34(用21間砂削)を添まする ために、ホール74又は暗筒四78を辿して収入される無く、用38を 減して設けられる。残りの機能機関38と実施された開味、実施27

てコネクタが付加される。最後に、白光線114又は他の適切な光線が、 毎米裏112には今まれる。

議局の基子の展別数が、第5部に含され、この場合とフセル電路10 2と10 4は、基1に機に周囲される。をピッセル10 2、10 4は、 トランジスタ10 6と、村間したのラースルター12 0、12 0 2 する。 様元要素112、118が、始合せ資素及は装備制10 6と、ガ フスズはプラステックを「大器等性器度110 6全が報告の対向側に おいて位置対けられる。 第10 8は、2~10 2 9 ロンの課金を有する 選挙なエルタンとは

CLEFTプロセスは、再他用可能なキモエビタキシャル運転から、 化学高管(CVD)によって収えされた際・事物協議の分配を許安する。 CELプロセスと同なり、CLEFTプロセスにおいては、開発又は第 子は、最初に、ガラスに始合され、狭智数、開発と新規の関で分類される。

CLETTICA。「高質から除された既は、実質のに低欠物質の 味品であり、現んの数:フロンがであり、現底的に、間かくまんで、 吸収であり、最好な温暖性を含する、大部間の目的のために、周囲 「本質的等級品」とは、多数の效品が、少なくともの、1 cm、好ま しては、0、3~1、0 cm 7点上の機能と加いて置め平面におりる新 解理したに対してもを確なする。

米田特許算4、727、047号に赤されたCLEFTプロセスは、 次の取得を含む。すなわち、制能階(盧原平部)上の所提の問題の成長、 会員化と他の管理の形成、油とボラスの加く第2基板(又は上部)の頭 の貼合せの形成、及びへき間による虚弱の組込を平穏に沿った分離であ 6により基礎30に関して単位に掛吟される。 乗外線で現化されるエ
ポーシが、光遊線を選集30は、位すらの出りのエボーショムの環境が、 活点。それから、基礎80は、位すらの出りのエボーショムの環境が、 議点のエボーションのでは、パラーン 化される(第2K部参照)。基礎30と世で5は、第2上間に示された 理念を対するために関立され、深速のディスプレイパネルを受けるため とかまなれ

UV駅化性接着前(又はテープ)が、必要な場合に、国路を景譲する ためにパターン化され、そしてHFが、装りの制能器に達するために使 用される。

なめ、ケーブが収集される場合に、テーブは、複数の画像への支持 を取りる。 届を含む大陸間な a ka まずは、このようにして行動され、 ししてこれらは、・テープにおいて金ウェーハから点子を形成するため に何報された。 報告された国為は、最終がメスプレイパネルのガラスと 他の現実に再模等される。 温明被害所が、被害の行主しい方性である。 機材ディスプレイパネルを参加するために、第21回形式をおた国際 パネルが、エッテングされ、所図のピケセと関連を書きるもる。 機関ス が変換。 スペーチー、音響ボーデーと連携関略をセポードが、 国際バ ネルに付加される。スタリーンの用プロセスが、ボーデーを機能するた

バネルが、エッテンプをも、 指面のピケモが開発を開始させる。 機能美 び落合原、スペーテー、 自計ボーデーと高地間場合せて、テポ、 (四部・ 水化が付益される。 スタリーンの限プロセスが、 ボーデーを発出するた のに使用される。 カラーフィルケーと対向電影を含む拡大、 スペーテー の終入路、 自計ボーデーにより団際パネルに密封される。 ディスプレイ は、ボーデーモデ風している一つ記上の小なな色、パズネクレで、 選択さ 化出高材料で実施される。 このほ人大は、 されから、 御歌又はエネル ンで物材される。 第1後の第2枚出版が、 非常に始され、そし

る。基板は、其使用のために利用できる。

CLEPTプロセスは、機関型の関係において連盟機を指するため に、能力内エビアヤットが成長を採用して、よ気的等地高等的のレート を設定するためを振りまれる。シリコンに対して、能力内エビタンレー は、182プロセス又は他の同様音化学術によって組成される。代替的 に、他の理事権性所も、必要な無数の本質的学組曲材料を形成するため がに関するも、

調問題を発放する材料の必要な管性の一つは、温と準備は適の間の機 器の欠款である。別い平度は効果をによって作成をわるために、混体。 先化なしに、基質からへき回される。別期間は、SI,N,とSIO。の 多温度を見存する。そのようなアプローサは、SIO。そのMOS 協願 の寄題を不存性を十さたかに使用する。(SI,N,は、選挙半期を追放 するために維持される様である。)としますエフプローナと知いて、題 別は、素別に、ガラス又は他の信息事故で始めるた。それから、分離さ れ、DV表代ケーンと比較して実体を変しなからないとなる。

18万7中4スにおいて、旅代開社、高板と、開発を含む質率51歳 に添加に付きまれる。この場合からに、場合の制度を化学的に場合す ることが必要できる。この技質は、別間間において直接が遅んを考えずる ために完全な分類なした。エッチング家により音を向に影響される制能 悪を含む、それから、異は、ガラスが開発と電低に発音された数、機能 的に分類された。

耕能的分階は、次の知く組収される。原の上面は、過明なエポキシで ガラスの知く上層に貼合される。それから、昔とガラスは、へき間支持 物として役立つ的5ヵヵ扉のガラス板にフックスで貼合される。金属く

特表平6-504139 (8)

さびが、表面を分離させるために、2 つのガラス等の間に挿入される。 マスクは高板に対して低機能力を育するために、重は、高度からへき開 されるが、ガラスに観響されている。それから、基度は、CLEPTプ ロセスの別のサイクルに対して使用され、そして原子機能が、膜の脊髄 において乗了される。なお、条子が上脚に付着されているために、零 形は、フェトリンラフィーを全な短線の・一へ発展される。

方法は、さらに、S I 基板の場合にシーディングにより、異質基板の 場合にソーディングなしの単純品裏の環境を含む。シーディングされた S I 滅の場合に、物準再対象化プロセスが提用される。いずれにせよ、 底等数化及り変化性の場合に、制備間的のために最適化される。

第4間に簡単的に示された、実施高化システルの一貫施園能において、 番製画度は、下方面的番130によって施点点とまで発展される。上方 ワイヤスは風熱条片地熱着132が、サンプか134の収略を建築し、 等助する能等/フーン136により野雑島シリコンを発露高光社会らに結 温化させる。Siに加ける環境プロセスにおいて、被方向エピタクシー は、下方動化物を通して小側口からシーディングされ、そして展展の単 排稿機は、温度の配用を有する。キャ・プピング第138は、排品化の新 に、を認識制度の上間を含れる。

異質蓋便の使用は、シーディングを終期する。この場合、本質的単結 高5 はは、使界エントレインメント技術により関係される。位界エント レインメントは、再成長便能において無成力における変数を導入するた めに、制能酸化物又はキャップ周のいずれかをパターン化することによ り使用される。温度フィールドにおける速度は、熱解解菌の位置を変化 させ、予測可能な位置に従来を問題化する。終期離れ他自 14 2 のパター

電圧Vcの開放として、ドレイン電点 1と指定コングクタンス Guをゲ ファで乗る、この場合ドレインーソース電圧は、ガラスへの転移の前の MOSFETに対して50mVである。MOSFETは、2501m7 201mの幅が反き比較と、0.51m版の再検量化シリコン材料にお いて890人のゲート版化機能を含する。振ら10間は、ガラスへの転移 の数、用一果アラドレイン電視し、地質コングタクメス Guをデキ・

第7 人間は、2つのドレイン-ソース電圧V₁₁=50mVとV₁₁=5 Vにおいて、対数スケールにおいてブロットした、第6 A 図の漢子のド レイン電源をグラフで示す。

第7日面は、ドレインーソース電圧Vos=50mYとVos=5Vにおいて、対象スケールにおいてプロットした、第6日間の表子のドレイン 電波をグラフで示す。

第8人間は、Vos=0、1、2、3、4と5ギルトのゲート電圧において、第6人間の案字のドレインーソース電圧の開致として、ドレイン 電流 Laをグラフで示す。

第8 日面は、V s s = 0、1、2、8、4 と5 ポルトのゲート電圧において、第6 日間の菓子のドレインーソース電圧の開放として、ドレイン電流 [**をグラフで示す。

C & L アプローチに対して、さらに他の実施動後は、ガラス製における制能顕縁の再覧付けを含む。出願の方法は、豫葛平率体と接着剤の間の一様な密着を保証するが、海親において他の欠陥を導入しない。

方法としては、分離される種の前面側へのApieson Wワック スの塗布が挙げられる。ワックスにおける応力は、均衡を引上げ層に伝え、これにより、エッチング製造へのエッチング製造の輸近を可能にする。 ン化が、第5人型に示される。この実施即様において、延便140は、 別間能化物142で実現された第150を有する。キャップ146と制 機種142の際に広がる結晶化材料144における位界148の同時化 により、S1回路又は電電は、高品質の機制に位置する。金剛化と故の 特徴は、運動発力上に位置する。

國秀もれた如く、計をしい情報は、必要な同画化開発により再発用可 間な施理をパテーン化することである。いった人このようにパテーン化 もれると、再使用可能な基準は、再パケーン化を必要としない。そのよ うなスキームとおいて、同画化関は、両を完全に関わずために十分な宝 の材料を設けられる。第における材料は、何えば、プレーナー化S 1 *N・をカメーブ、制制圏は、S 10 0のさるに地質を含む、代物材に 現は、S 10 x で売をに添たされる。それから、弾は、別郷エッチング のたのウチャネルとして複雑する。

第2アプローテは、第5日配に示された知く、キャップ地質の歌に、 キャップ用145をパターン化することを含む。キャップ145のパターン化サック14 では、キャップ145と砂糖用141の間に広がる再 始高化材料において放弃148と置なる。第3アプローケは、多地配り リコン用をパターンするものである。 キャッピング場は、同質高度で 使用される。キャッピング場は、熱テイクルを選じて物物性でなりれば ならないが、第子処理のために始ま可能でなければならない。キャップ は、なめらかな81温度にりして責好に作用するが、開発化のためた必 要なパターンパ間は、新聞を必見とする。

第6~8回は、ガラス蓄板への転移の前数で、発明により作製された MOSFBTの電気特性を示す。第6人回は、距離機械におけるゲート

エッチング前面への接近は、はがされる全機域の外線からのみ達成され る。

しかし、2 cmx 2 cm よりも大きな機能に対して、最特殊及社会日 まで延長される美いリフトオフ特別のために、このプロセスは、大田線 リフトオフを含むた所に対して使用を開産される。開始をは、エッチン グ前面へのエッチング前の接近を増大させるために必要とされる。しか し、リフトオフのために必要な場合機能は、延期ファクスによって意じ、 その起席、高温払弛は、このファクスが存在する開行されない。存在す キャンプルは、しばしば、基度の再使用を特容しないサイズまでへき期 される。ファクス接等プロセスは、自動化され、この早期が好をしいる 用における高度の再使用を許多するためにパターン化可能である。この プロセスは、労働機関を必要としない超別の小規制に対しての今使用さ

海明の頭の実施整機は、領導リフトオフプロセスにおいて属ワックス に置き換わるために増々の部級系数の買叉は環境料料の組み合かせの便 周に関わる。このプロセスは、第9人へ9 C間に示される。正しい温度 を規則することにより、リフトオフのために必要な消金物は、脚とかけ る意思力により進せられる。所一層は、はがされる材料に関して正しい 脚端系数を有するならば使用される。この方体は、リフトオフ温度にお いて正しい何色数を伝え、重直において平坦であり、そしてまた、労働 場合の配金でありますを知る下記をよった。

通明のこの実施環境は、第3人~9日間の輸造200に関連して記載 される。エピタキシャル層又は漢子が形成される達切な器板材料を含む 器板202が、扱けられる。影館用204は、器板202において、好 ましくはCVDにより成長される。常願シリコン刺種可能層に対して、 SiOュ畑が、前述の如く使用される。

半帯体層構造206は、頻機にCVD叉は他の前途の方法により。Ma 推展204において形成される。接急206は、好ましくは、特殊によ るトランジスクの配列の作製のために配置した材料を具備する。

例えば、CVDを使用することにより、撮影206は、未常に聞く、 すなわち、約5ミクロン未満、好ましくは、2ミクロン未満にされ、神 **始節は、0. 1ミクロン属よりも小さい。**

必要なドーパントは、一般に、ソース、ドレイン及びチャネル価値を 親定するために、皮長プロセスの後、拡散又は注入により購入される。 次に、福祉208は、発来の技術を使用して、前面又は運搬において基 理され、ゲートと各ピクセルが位置する金属絶点と、必要に応じて、バ

スパーとポンディングパッドを形成する。

第1のリフトオフ京旅路機において、管理208が、管理機関機会2 0 6において形成される(第9 A端)。被覆は、種々の熱脚要係数の厚 又は郷職材料の組み合わせから成る。例えば、被職208は、庶化物、 金属、バイメタル又はガラス応力被覆を具備する。接触金属被覆(不図 示) はまた、被論層においてこの時に後去される。

被職職208と構造208は、従来のフォトリングラフィーを使用し てパターン化され、そして被機材料208と構造206は、連切な選択 性エッチング彼によるエッチングにより、第98回に示された知く、原 定の領域において劉麒暦204まで熱去される。上紀の最階は、故暦2 08の貧悪材料の間に大きな熱応力が生成されない、十分に低い所定の 進度において行われる。次に、温度は、十分な温度まで昇温され、被覆

して記載される。この場合第9間において対応する項目は、第10回と 同一参照番号を保持する。第10人間の部分斜視斯面間に示された如く、 基長202には、刺離暦204を形成してあり、煮子物造206によっ て見われ、すべては第9回に関連して記憶された如くである。 柳油20 6へのポンディングパッドと全職接点(不圓示)の知く、すべての前面 処理が、完成される。

海線又はエッチング可能でない状態から海豚又はエッチング可能な状 郷(又は遊)に変換される村祭は、前面必需複画206において製申え れる。例えば、UV硬化性エポキシ230は、構造206上に広げられ る。このエポキシは、UV光への脳出により無解性でなくなるという参 性を育する。

材料のUV光透過性マスク制機事232は、エポキシ230上に形成 きれ、そして隣口238を育するパターン化不透明マスク234か帰2 32上に議嫌される。

マスク234は、UV光を風射され、マスク朝口236の下側のエボ キシの領域を悪化させ、未要化状態よりも物解性でなくする。制趣展で 3 2は除去され、そしてマスク234が除去される。次に、未要化エポ キシは、耐能層204(第108回参照)までの無く、途間によって無 出まれる。

現化エポキシ230は、耐能器204からの分類は、液理器等18 のための支持物として役立つために、領地上に残される。このように、 エッチング側面は、利用領域204までチャネル240をカットするこ とにより、標準の全質関係域を小板域に分割することにより増大される。 ウェーハサイズリフトオフのための第2方故は、引き上げられる金්質 特表平6-504139 (9)

制能エッチング波は、完任的に、制御局 2 0 4 を十分にエッチングし、 被戦208によって支持した分離素子構造206を施去させる。 それか

エッチング彼に信益される(第9C間参数)。

208において熱応力を生じさせる。この昇重において、課金は、勧齢

ら、これらの無益は、無応力が存放される低温にされ、個別電子を続く 裏面処理に対して平均にさせておく。

このプロセスは、個別テップを高層処理に対して平坦にさせ、支持機 進が裏面処理温度に対して、不浸透性のガラスの無く対料から形成され ることにおいて、Gmltteェ他の黒ワックスプロセスに対する大会 な製造を無ける。

2つの異なる手順が、ウェーハスケールリフトオフを塗するために参 用される。第1方後は、転停される膜が形成される全基板のエッチング に係わる。これは、「エッチバック」手書と呼ばれる。

第2方技は、ウェーハ又はサンプルのみの様から耐趣器にアクセスし、 一つの大きなシートとして材料を制能する。この第2方後は、第一ウェ ーハから引上げられたボ子間にレジストレーションを必要としない場合 に対してである。 登録が確まれないならば、 自動化学研修、 面倒会子の 大領域又は材料の領域のリフトオフに対して世界される。前面は野が祭 了した他、UV首化エポキシが、所領のパターンで開化され、不思な場 所を除去され、それから、刺離層までのエッチングのためのマスクとし て使用される。UV型化エポキシは繋され、分離後の引上げられた襞の ための支持物として作用する。分類量子は、エッチング始から即向され る必要があり、選択及び場所推測方法を使用して、別側に処理される。 これらの代替的なサフトオフプロセスは、第10A~10日間に興油

域を小領域に分割することにより、エッチング前面の量を増大させる。 テャネルが、引き上げられる材料の金額増にカットされ、これにより、 制能用を開出させる。これらのチャネルは、振城を完全に分離するか、 又はリフトオフ領域に部分的に切り込むスリットから成る。

第2方法は、互いに関して材料の小保城を登録し、間時に、富出され た剥離層への大きな技術をエッテング媒体に非常しようとする四層を無 う。これを行う能力により、溶液からの容易な困疾、裏面におけるウェ ーハスケール接頭、及びエッチング首面の小信線と最大電泳による場に リフトオフ特問が許容される。このアプローテの重要な特徴は、すべて のエッチング関面へのエッチング雑蔵アクセスを設けながら、全ウェー ハ領域のレジストレーションを許容することである。

業子間のレジストレーションが、トランジスクの変列における如く必 要とされる場合に、第10C~10R間の代替的実施維織のリフトオフ 方法は、多数の利点を掛ける。

第100回のこの代替的プロセスは、互いに関して小索子又は材料の ピクセル領域を登録し、同時に、露出耐能層へのエッチング協会アクセ スを許客しようとする問題を解決する。これを行う能力により、溶液か らの容易な関収、裏面におけるウェーハスケール処理、小領域と最大エ。 テング製造による短いリフトオフ申請が許定される。 このアプローチロ また、すべてのエッテング前回へのエッテング連接アクセスを掛けせが ら、全ウェーハ領域を避じて素子のレジストレーションを可能にする。 第10C面を参照すると、ウェーハの矩形部分区分が示される。 ウェー ハは、利能器 2 0 4 かC V Dによって増散された事態体基盤 2 0 2 から 形成され、続いて前面処理トランジスタパネル208によって従われ、

すべては前述の如くである。

未要化液体UVエポキシ250の加く、変形可能な材料が、輸産20 6の間面又は商品にはげられる。開発開催機からの急能点は、プラステッ クのはく週間材料機の多孔プレーナー能子252が、エポキシ250の 関節に位置会せされる時、次の股階において発生する。孔256は、格 子252の半項に重視に単額を要達している。

ス256を乗り入りに無可された元朝明日250を作するフェトマス クが、それから、指子252に最初される「用10で図)、(イブションのUV週刊マスク傾動屋(不服労)が、マスク除みを容易にするため にマスク258と指子252の間に形成しても良い。) UV元は、マス クに製度され、第10回数に示された加く、不通明円256のでを除い、 ですべての場所で下側エボトシ254を硬化させる。この場合エボトン 250の更化低分は動態区分でされ、未要形区分はブランクで表され る。マスク258は除金される。未要化たのよびプランクで表され た。マスク258は除金される。未要化たのより、間の全場して飼験器 によって間口256から除金され、機会206は、間口を楽して飼験器 になって親口258から除金され、未要化たのもれる。エッチング機の では、第10256を使用してエッチング除金される。エッチング機の プクセスは、こうして、ウェーベの学数の点において過渡され、肥料が 現化エボトン254によって様子252に付きわれる(第102回廊具)。 レジストレージンへの第02710一片は、新聞224世でエッチング

ングすることにより第子材料において直接にチャネル260を形成し、 これにより、材料のあにチャネルを形成することである(第11人間)。 これらのチャネルはまた、裏り間のUV単化エポャンパターンニング方 点を使用し、影響間204でエッナングすることにより(第11日間

に非好に作動する蜘蛛な方法は、フェトレジストマスキングによって材 料206において直接にチャネルを形成し、続いて、刺離暦204まで エッチングすることである。これは、刺離槽の上の材料の高さに等しい 材料においてテャネル260を形成する。次に、エッチング液は、引き 上げられる層の表面に置かれ、あるいはウェーハが、エッテング値に浸 される。いずれにせよ、引き上げられる模様208の間のチャネル26 Qは、エッチング放射料で充填される。これが行われた後、リフトオフ の後レジストレーションを要換する上側支持層は、業績に記載された数 今せ方地により構造208の前面に付着される。上側支持物は、材料2 O Bに固定され、一方、ウェーハは長され、あるいはエッチング液は、 ウェーハの前面を置い、チャネルを充填する。支持対料は、形成された テャネルをふさがず、これにより、エッチング被を押し出さないほど十 分に用性でなければならない。適切な支持材料は、ガラス、プラスチッ ク又は他の光透過性物質を具備する。これは、エッチング欲アクセス穴 を必要としない関体支持媒体を許容し、こうして、プロセスを非常に単 値化する。

トラフプされたエッチング後は、製製屋204を十分に溶解させ、その地路、振幅地206は、高部が使く返職、大口むち、温面部か企業化 セパンディングバッドの形成のために溶出され、支持機によって支持か つ室総される底、除出される。上記の支持材料のほかに、小形男子を 取り扱うために展集にもいて非常に公地なUV制能テープが、機つかの 理由かために最れた支持線型であることがわかった。これものテープは、 歌いUV放射性に関わられた時、振響かみほとんど失うという特性を有 する。さらに、混気は、接き網に影響を与えるものではなく、そして変 参照)、又は第11 に間の平面間に示された加く、分離される領域27 のの間にチャネル260又はアクセス操を移域する他の方法を観索する ことにより、より高くされる。実体的280は、チャネル260上の材 村270に取り付けられ、それから、エッテング家が、チャネルに沿っ で渡され、これにより、ウェーハの中心・のエ・チング家のアクセスを みえる(第110~118回)。高いチャネルは、高端朝間を増するた かに毛田戸用を加速するために担立つ。其空間略、磁管数域略、等を立 なかに毎日用を生加速するために担立つ。其空間略、磁管数域略、等を立 なかに毎日用を生加速するために担立つ。其空間略、磁管数域略、等を立 なかに毎日まれる。

周一様に招って、ティネル250は、下の対策罪を提出させるために 常子材質に知いて存られる。それから、多孔数対対が、スピン連布され、 あるいはそうでなければ、質量に形成又は付着される。この付料は、U V.無、又は海製量により配を含れた味、開始又は海製をであり、こ のため、高級からの分類後、引き上げられた概を支持することができる。 材料は、エッテング版によって最初的に作用をおすに、エッテング版を 過考するために十分に多元性である。このようにして、エッテング版は、 テ孔数材料を返還し、製造成といて前機関へのファタセスを与えられる。 例の実施機関に加いて、制機関と開始される。このプロセスが作 着するためには、ディネル260は、エッテング版がトラップされる。 引き上げられる材料であま了、以電機を出版される。このプロセスが作 着するためには、ディネル260は、エッテング版がトラップされる。 引き上げられる材料であま了、以電機の部に形成されなわればならない。 高本プロセスは、次の単くである。ティネル260は、高額202にお いて制度配204を確認させるリフトコフ機は206の間に形成される。 われは、電子間にアッキルを作用を引起の方能とより行われる。素本

体に使されたとしても、臭好に塗布される。これらのテープは、単独で、 又は那、実物物と組み合わせて使用される。この付知支持物は、耐火的 でないならばUV送制機に遊遊性の付折から別成され、そしてそれは、 使用されるエッチング機によって破壊的に作用されるべきでない。

UV開始機関制は、アーブ高電り対対の代わりに、他の支持材料に度 技に放出される。第12人に12 C間に示されたはく、同盟UV開始 ープ282と組み合わせた支持句28 Oが、個所なれる。テープ282 の一方の耐が、支持物に誘導される。それから、他方の倒が、エッテン プロが連載された扱に、報道20 6の期間に跨導される。それから、エッ ナング後は、長子20 6をアンディカットすることを呼至される。第7 は、第12人間に示された知く、支持物28 Oに開発アープによって付 潜される。リフトオフ特別は、エッテング版がウェール機関で対ける手 かの合から回機ののファンスを受するとかに、完全に関い。

このように、衆子は、柳豆に関して登録され、そして裏面処理中支持 物280によって支持される。

ターブの製物力は、支持等を提したUV無料によって開始されて、第1 2 日間又は第12 区間)、モレてターブは、第7年を報告したまま、キャ リヤ28 日から取り分をれる。いっそうのUV電站は、第7年発度等に よって第余させ、又はケーブから他のチーブ28 4 又は装配28 8 (第 12 日間又は第12 区間)又は他の場体に関するエポキレ28 6 日間 に転移させるために十分な程度で、ケーブへの第7の機関かを辿りさ せる。0.5 cm機の分離傾続が、この非関係方法によって引き上げられた、引き上げられ、同時に更悪される全ウェーハサイズは、ウェーハ サイズによっての時間される。

特表平6-504139 (44)

水された如く、代物的実施機能は、UV変化機能をサーブとエルキン の使用に係わる。接着剤は、両腸トランリスタとCMO S回路原皮をが ラスに貼合せるために使用される。機能剤は、14°x14°以上の砂 に他なされる。他も方法としては、スピンコーティング、高気装置、ス プレー、必要な一機性と光学品質を設けるための関係原因能布プロセス が新げられる。

関の呼をしい実施機械は、四路パネルにおいて智能な開闢でない位置 に管理な犯罪の表子を指参する方法を含む、第13人間、第13日間と 第13日間に示された技術は、東子が正しく位置付けられるまで、特権 後テープ又は国の引き仲はし又は監督を開する。この技術は主た、新 返のリフトネフ予順、及び機械的方法又出引き仲はしと超越的方法の起 み合わせを含む。商業的に利用可能な妻子は、誰の引き仲はしを正確に 制御するために使用される。 第2日間に対した。 2日間に対したが、第2日間に対していると かったから利用するとのである。 2日間に対したが、第2日間に対していると かったから利用される。

等達300に開達して第13人間に乗きれた加く、トランジスタ又は 再高半等体限域の説明304が、沖積協議者302に総参された。トラ ンジスタ又は領域304は、上配の手間により、又は後の域切で事業を 使用して、作動かっ気勢された。基質302は、効果が全異単する。

第1実施階級において、構造は、第13日間に示された知く始306 に治って引き附ばされ、これにより、始306におった菓子304間の 配積338を増大させ、前の7時においてボデ細の開始310年同一に しておく。それから、高額302は、第13日間に示された配列を主成 するために始314に沿って引き伸ばされ、ここ場合第子304は、一

る信号を発生させるように位置付けられる。制御書358は、漢子304の間の問題が正確に制定されるがく、正確354に関立させる。 20移動を構開させる。制御器358は、漢子の選択行又は別の国際に 調査が行われる加く、引き作は「機第350に電気的に運動される。

引きかばし職職360は、蒸載354が報告された販を増して押され もどストンから減る。基数354に対して職を遏したピストンの参議は、 素子304間の関係を増大させるために正確に規定された方法で高級3 54を引きがばす。

代替的に、周囲に沿って高度を配持し、通句な方向に高度を正確に引 張る、第15間に示されたものと同様な引き伸ばし最初が開業的に入手 可能である。

引き伸ばし後、避難された素子は、ガラス、ポリエステル又は光弁 (L CD) 作器周の胎の違切な器底に姿容される。代替的に、素子は、ディ スプレイ作製用の胎の混切な器にに変容される。

耐湿の値く、他の野生しい実質動物は、エレクトロルミネセント展、 用光デイオード、多孔性シリコン又はディスプレイの毛ビクセル機能を 対域するための発光材料の値で、発光性材料を使取する、そのために、 未見内の別の貯ましい実施動物は、第18人間におけるエレクトロルミ ネセント(EL) パネルディスプレイの時間において赤される。 EL ディスプレイの高光報は開発は、アクティブマトリック又関係バネル4 14、医解機能体423、エレクトロルミネセント機能418、用解除 解体417、表び光透高性質419を含か、これらは、層化機能において開発される。 EL 機能418は、2つのプレーナー機能層417と 423の間に反響付けられ、EL機能を書った度度を需要的に制御する 142と 方の方向において間隔308を有し、値交する方向において間隔312 を育する。 別の実施維殊において、第13A間の構造300は、第13C間に示

別の実施維維において、第13人間の構造300は、第13C間に示された配列を設けるために、方向306、314において間時に引き仲 ばえれる。

職権的技術は、第14人間と第14日間に示される。テープにおいて 素子320のリフトオア配列で開始される。このテープ322は、輸3 25日前の"元党に、輸323日は、でした下に等助するアレーム324 に置かれる。たわか後、予展34日が、東子324に附し出され、東子 の第1行をドラムテーブ334に呼し出す。ドラムテーブ334は、必 乗な利度において方向332において開催付けるれ、東7 は、期間338の第子の第2行をテーブ234に停し出す。これは、ナ マベマの行が振移されるまで続けられる。東7-380行を有する第1ド フムテーブ334は、フレーム324に同点られる。南一衛行は、行を ポドラムテーブ339に最新することにより報けられる。

別の実施等時は、一方の方向に知いてテーブを引き伸ばし、これを別 のテープに記事させ、他方の方向にそのテープを引き伸ばし、そして素 子を最終文件句に記参することである。この方途は、小形の超到出子に 対して十分に当する。

能等又は最終高額において素子304間の脂酸を創定するためのシス ケム林、第15間に間時的に求される。レーザー350は、基板554 の方向にビーム352を特例させ、源を意宜する。センサー356は、 海温度ジアスは反射光を挟出し、ビームが男子304によって細向され

ことにより、 総場的電気制なを耐えし、そしてまた、信電後を添わるために設立つ。 他機体417と423は、高端気用が大き力し、その暗景 B 投資体層とおいて開催予を出まってとを必要とされる高端界において有益である。 ディスプレイの容量構造は、各種制作に開設して開業職 番を出来することにより完成される。これらの電腦の一方は、ピクセル配列422件に形成され、そして能力の機能は、光をディスプレイから トルタルを共和発展を振る 1972年

出版である414年形成されたビケセル422の肥別は、運動国際に よって無限に作品される。国際は、&ゼクセル422以、ピクセル機能 と電流419の資産の間のエレクトの4.4本レン構造を416において 電角を生するは、足別に開始して位置付けられた第1250第2回開始 以限3418、420を有する。場所は、EL器金424を展明させる。 エレクトロル・4キント機能416は、早起ELディスプレイを書す る行といって協議機に対して単一変先伸筋から形成される。別の所をし い質問題機と対して、EL機能416は、カラーディスプレイを設ける ために複数のパクーン化数先体部から形成される。質先体器は、各カタ ービジェルが、声、第、20万線差が展開を全立向くパターンとをおる。 ELカラーディスプレイは、影響としてここに取り入れた、Bsrro 物性への関係地膜PCT/US8/01580において開来されたとし ディスプレイ形成プロセスに返づいて形成される。第163回を参照す ると、多EL器第422は、第478と有480の

所与のBL製業424に対して単一カラー要素を販明するために、駆 助団路は、底部電価462の一つと透明電低419の間に電昇を形成さ

特表平6-504139 (12)

せる。選択された展明単一カラー要素に対して、質先体の発光中心は、 電界が既知のしまい電を翻送する時、施電子の資れによって影響節起さ れる。それ音体、ピクセル4 2 2 は、ピクセルゲループに対して周明カ ラーを設けるために高級的に作曲される。

アクティブマトリックスピクセル配列は、ピクセルの映像を何期する ために、ディスプレイにおける8ピクセルを同じ場所に改置するトラン リスク(TFT)を使用する。 BLディスプレイに適用された時、アク ティブマトリックスアプローテは、隔離パネルにおけるパワー開発の様 小とんに共鳴 ドライバーが他介する層質の増大を含む大きな料点を ける。 有益な ELアクティブマトリックスの形成は、 高電匠と高速蔵で 場介するエFTを必要とする。 単結島とリコンは、小形(6 In x 6 I の以下)のフラティブマトリックス ELマトリックスにおいて温解度度 を達するために評考しい。

ELディスプレイにおいて、一つ以上のピタを小が、電動物路に固結 された行及び列権互通際によりるピタを小に置けられる交換 (AC) に よって付着される。相互通能によるACの参与的な事項は、 年生意生 よって倒得される。しかし、アクティブマトリックスの使用は、 程度協 締め事業の大きな場かを設け、ピタセル重大体に当けるより効率的なエ レクトロかにネセンスと高可限を提出するために、 展開放散人の使用 号可能にする、本発的により、この別を受ける下では、パルク51 ウェーハ又は単結晶又は本質的単結晶シリコンの局質の強く、単結晶ウェ ーハにおいて形成される。これらの高品質丁ドでは、ELバネルディス プレイにおいて形成される。これらの高品質丁ドでは、ELバネルディス プレイにおいて形成される。これらの高品質丁ドでは、ELバネルディス パンミセンスのたりに必要な事にないなかせまった。

ランジスタX1におけるゲートが、ソース上のしきい難圧まで上昇され るならば、電流が、正AC電影パルス中、トランジスタXIを遡って流 れる。分路ダイオードD1の存在は、ゲート電圧に抑わらず、逆方向に 電流を流れさせ、その結果、高ゲート電圧により、電流は、正及び負遷 作中、トランジスタX 1 チ頭って流れる。このため、EL房429は、 助起されており、そしてゲートが高に保持される限り、薫明される。ゲ ートが低、すなわち、しまい電圧Viよりも低い電圧に保持されるなら ば、トランジスタX1は、正常酸パルス中能過しない。こうして、EL 層429は、一連の食パルスを受け、第1食パルス中パルス物位まで祭 難し、ダイオードDIの装御作用により正パルス中放電を防止される。 このため、単一規模明期間の後、EL層429は、全電圧と開催キャパ シタ426日と426cが一定にとどまるために、受難にとどまる。 第16C間に戻ると、国路425の第2のユニークな特徴は、2つの 配験のみで制御されることである。第2の物欲は、pチャネルMOSト ランジスタム21aとゲイオード428の伊用を選して、太和郷に会い て油成されるものである。ダイオード427は、棚方両又は垂直構造と して作製され、全面物又は複雑体をあまり付加しない。ダイオード42 7は、NMOSトランジスタ421mが対称素子であるために必要とき れ、周囲とディスプレイを不作動にする環境試験中、キャパシタム28 n 李仲爾 & サス.

西路425の性後を保証するために、開始分析が付われた。開版42 5は、まず、分析において後の等を選択機413(0ボルト)に即加す ことによりキャパシタ426aを充電をせ、それから、(この分析に おいて0、5~2ボルトの機能とおいて)所獲の電圧にデータ株411 好事しい実施物様において、物理体(SO I)において別点した場場 高シリコンは、SL ディスプレイを運動するために必要な高圧回路の形 点を停害する。 きらに見終的には、I S S プロセス以は扱め SO I アロ セスによって形成された用薬等物品シリコンは、T F T のための気圧D MO S回路とともに、ドライバーと他の物質異常のための毛性匠CMO S開始の作数を発する。

B L単色ディスプレイを制御するためのDMOS/CMOS運動団路 構造が、第18 Cで~16 DBUR表される。各プクナイブマトリックスE レクセル機能を25は、それぞれ、CMOS及UDMOSトランツス タ(TPT) 421a、421bを含む。トッパレク426a、426 bと426cは、AC E LB場において選邦が参する等企及で廃止キャパレクを支援する。その報道なが属に向わらず、8ビタセル機能の小場かのかそ実際によます100個パインテの配列機能できる、ビンセル機能の小場ののかそ実際によずする。E LBラディスプレイのための販売機能は、原場化の目的のみのために戻される。E Lカラディスプレイに対して、ちビフセルの販売機能は、所、原文は存金製造を報告するために選択的に作取される。O

第18 C間を参属すると、ピクセル間隔425の2つのユニークな見 場がある。第1は、販販問間時の出力におけるDMOSトランツスタ42 1 bの使用により、BLディスプレイが428におけるAC駆動器等で 販売されるものである。この特徴は、DMOSトランツスタを考慮する ことにより認められる。

第16D図を参照すると、DMOSトランジスタ421bの等価値路が、分路ダイオードD1を有するNMOS素子X1を含む。NMOSト

を上昇させることにより動作する。充電シーケンスの後、キャパシタ4

26 a は、データ及び選択機能等レベルの間の差には収集しい管圧から

グイオード427の減電圧降下を使し引いた電圧まで実電される。出力トランジスタ421ちをオンにするために、選択機413は、最初に、約1ポイトまで増大され、そしてデータ線413は、-2ポルト・ロボルトにランプされる。出力トランジスタ421bは、キャパンタ426bに現金されて電圧に圧投資する時間に対してポンのままである。このようにして、グレースケールが、回路425によって連載される。が対しいる上ディスプレイ形成プロセスは、解始品シリコン層の形成、シリコン場におけるアクティブマトリックス四級の作器、及び発光性変を対数でするためのこと材料の一体化を含む。そのために、第17ペー17K間は、シリコンオン機機体(SOI)顕色形成であるための角レリコンエピタクシー(ISE)プロセスとともに、関係4本の細胞を形成するための18を滅における高度DMOS属子と低圧でMOS条子を作割するためのプロセスを失き、な当、ISEプロセス様をおおが、

第17人間に示されたもののかく、50日報激は、裏質43日と、高 版43日上に成長又は無難された(何えば、51日。のかく) 歴史物4 32を含む。 尹越高シリコン選は、歴化物432において暗積され、そ してポリシ1間は、 (何えば、51日。のかは) キャッピング間436 でキャップされる。 明治は、 勝点の近くまで加熱され、そして悪い可診 条片加熱を (第4回)が、ウェーハの関係上を完まする。 加熱能は、 変 化層の間にトラップされたシリコン第4日報ませ、 同純高させ、全成域 単純高シリコン間434を生する。

行食の物の技事が、風味果Siの薬薬を除けるために使用される。

特表平6-504139 (13)

シリコン434の海洋組造機は、こうして、酸化物(又は危機会)が 51週間等の下に別め込まれる板く、取化物432上に形成された。(5180日年のからに、キャービング型が開かまれた法、「裏面部は 大変的単端晶の対象晶体ンリコンであり、これからCMO S国かが作数 おれた。現め込み回路体の形は、影像のバルタ特託において展開され たよりも高速のボーを載ける。150万を個えるCMO Sトランジスタ を会で開発が、15を特殊において変更名に形象された。

第17B欄に示された知く、シリコン膜484は、各ピタセルに対し て個別アイランド437、438を規定するようにパターン化される。 それから、軟化器435が、アイランド437と438の間のチャネル 448を含むパターン化板域上に遊成される。ツインウェル拡散プロセ スが、p及びnウェルを形成するために使用される。nウェルを形成す るために、簡化ケイ素アイランド439が、pウェルであると指定され たアイランド438を分離するために形成される(第170期)。 残り のアイランド437は、味いて、8ウェル441を形成するために1形 ドーパントを往入される。pウェルを形成するために、厚酸化酶442 が、ロ影ドーパント443からアイランドを分離するためにヵウェルト に成長され、そして変化ケイ金アイランドが、動去される(第1717年) ■ 非分離アイランドが、pウェル444を形成するために、p形ドーパ ント448を住入される。 ツインウェル形成に続いて、草酸化塩が、 耐能無端を形成するために、シリコンアイランド4.4.1 と.4.4 4の参照 上に成長される。さらに異体的には、耐化層446は、比較的均一な無 さまでエッチングされ、そして変化ケイ常アイランド447が地能され る(第17日間)。次に、厚敬化膜が、厚いLOCOSフィールド数化

ールド語を地上のボリンサコ・レディールド語を他の他の側の のり置である。DMO S音子における程識が設度はまた、これらのパラ ナータの最小の創版であるとともに、弟子のますべる内閣性である。 好きしい実施機は高音度配列(1Mビクセル/in)を含むために、 ピラとが開発し、このたの、トランジスタテイズは、できる限りから(野枠を打る。

第171間を参加すると、回路パネルは、随意的に基製430から除去され、81.受光件を形成したガラス版431に伝管される。除生プロセスは、町実施機能において配信された如く、CBL、CLBFT、又はパッタエッチング系び/又はラッセングを具合する。

第18 A〜18 D間は、エレクトロルじキセントカラーディスプレイの作業プロセスの開発をは、この作業プロセスは、参配してここに取り入れた、Barron は今の開業の国際の間でしてプロ 88 018 80において開来された3 Lカラーディスプレイで成立づく。 ELディスプレイ形成プロセスは、単名又はカラーディスプレイであううと、用金列開放スタックの間の運化管理を発力する。 文代書は、6 カラーピクセルが、赤、龍、及び音型光体調楽を含む地 (パラーン化される。 の他は、中成分のみを選択するために、質を2 D S S S I M 可変形地端で入るまさたことを 18 E N 可変形地端でみますることにより 音響される。 部長び音変を 特別は、所望のスペクトル環境によける発生のために、M I I 以外の成分を新する。 所収のペクトル環境によける発生のために、M I I 以外の成分を新する。

ELディスプレイの第1階は、変都電響である。呼をしいELディス プレイ形成プロセスにおいて、距離電極は、複動問題においてトランク スタのソース又はドレイン会開化を具備する。この電極は、ELバホル 特徴は451の概に居住機は450を形成するために、シリコンアイラ ンド441と444の米面の目的に成長される(第17下間)。それか 、ポリシリコンは、原匠DMOS電子のサート453と底近にMOS ステウザート454を形成するためたは簡重され、パターン化される(第 17日面)。なお、DMOS電子のサート453は、ファールド酸化物 成後451上の活象機関450から近びている。高性機関450上のケート453の単は、ファトルド酸やための拡張をして使用され、フィールド酸化物 のドラインを表現した。アトルト配数のための拡張をして使用され、フィールドの大の機関451上のゲートの振りは、ロフェルドリフト機関に おいて複数を機関451上のゲートの振りは、ロフェルドリフト機関に おいて複数を機関451上のゲートの振りは、ロフェルドリフト機関に

サッネル低数に扱いて、ロチャネルとコチャネルソース45名、45 タとドリフト機能457、460が、とまさめで設め込みを提加して始 まされる(第17日~17日間)。次に、ポロフォスフォロシタケート ガラス(3P8G)フロー滞458米、海波され、そした日の人。DM OS裏子のソース45名、ドレイン457とゲート453とともに、C MOS裏子のソース45名、ドレイン487とゲート453とともに、C GB458を用して形式される「第17米間)。さらに、アルミコウム、 シングストン又社会の選取な無限のパターンを企業が振進482米、妻子 を他の国際パネル研究開来に適合するために使用される。許さしいプロ セスは、タンのマスクを再発し、海圧DMOS妻子と他近CMOS妻子の作成を無数する。

DMO8電子の高圧伸性は、精油の様っかの次元とともに、拡散され たッチャネル及びロチャネルドリフト模様のドーピング選度による。重 質な物理的次元は、ロウェルドリフト模様の基さ、高性機様におけるポ リンリコンゲートの最と下側フィールド電化物の様の機の開業、及びフィ

の別式物率を増大させるために、所望の設長の高度材のために企品化される。第18人間を参照すると、作製プロセスは、原郷発酵水423の場所で始まり、肝点しくは、解解パネル414のアラティフェトリック、の全無限を置う。第1カラー変化解478は、アクティブマトリックス上に機能を扱っ、パラーン化をおる。第1エッテストップ属477が爆発され、ペーンに使用2カラー変化解478が、増散され、ストップ属上にパラーン化をおる(第183回)。第2エッテストップ属479が、場場され、第3カラー変化解480が、増散され、第2ストップ端上にパケーンがあれる。

第18 に限を参加すると、パターン化型大体混418 の配列は、深度 地域体4 17 で被買される。2 つの他発電417 と423 は、重都地底 エフテルップマトリックス開催パネルの間の連絡点を置めると、そして また、外帯遊校が開催物温に行われる観視から材料を発表するためにパ ターン化される。間をインジウムギザの他(光濃液体料料から形成した 環体製塩 419 だ、排泄され、減解機能を417 上にパターンを含れる。 (218 DBD) 。 調整機能の増削は、実大浄416 とファティップマトリッ クス国路414 の間の関係を検索するためた設立つ。それから、券フィ ルター482 が、機関され、ポピクセル上にパターン化され、又は代替 形に、カバーが使用されるならば、シールカバー保工器が込まれる。券 ブィルダー482 は、所置の作品を出来するために出力された2 nS: Miま実体 (保む) の所名の幹部分を表面させる。

代替的に、B L得職スタックは、アクティブマトリックス回路パネルが、 閉道の転移プロセスによって転移されるガラス又は地の基質上に形成される。 さらに別のオブションは、ヘルメット報着をぴきしの被告書

特表平6-504139 (44)

面の如く、別の材料への回路パネルとELスタックの面方の転業を具体 ψŏ.

支持基準から異なる材料へのシリコンの運搬を転移かつ接着させるた めの好ましいプロセスは、第19A~19B回に示される。このプロセ スは、非常シリコン(第17A~17L配)又は全ELディスプレイ (第18A~18D間) において形成した部階パネルを転移させ、かつ ガラスの舞く異なる材料又は材料の消息豪運に接着するために使用され

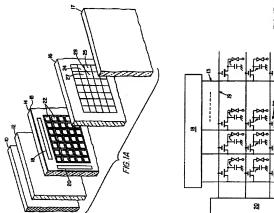
第19 A図を参照すると、開始構造は、微化離516と単独品シリコ ン514の解酬が、ISE又はCLEFTの如く前途の技術の任意を修 用して形成されるシリコンウェーハ500である。ピクセル雑瓶、TF 丁、ドライバーと論理団路の知く複数の回路511か、希腊シリコン5 14において形成される。それから、801処理ウェーハは、接着割5 20を差易して、ガラス又は他の通明絶後体又は対斜の消費を否の知く 上帯512に被着される。

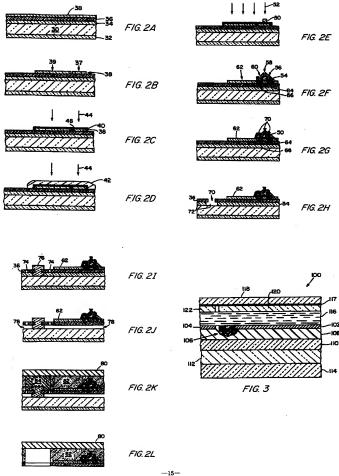
それから、クェーハは、清浄され、そして自然致化物が、裏面518 からエッチングされる。ウェーハは、推破(KOHVは無保険)に入れ られる。エッチング液は、酸化物において非常に盛いエッチング率を有 し、その結果、基板がエッチングされ、埋め込み酸化物が輸出される時、 エッチング率は低下する。KOHにおけるシリコンエッチング案製KO Hにおける酸化物エッチング事の選択性は、非常に高い (200:1)。 この選択性は、シリコンエッチングの一様性と組み合わされ、エッチャ ーがプロセスを領案し、その上の難いシリコン書店14まで言語するこ となく、埋め込み散化暦516 において停止することを可能にする。

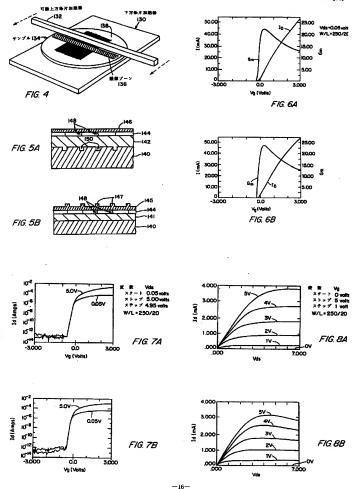
最大25ミル厚のウェーハと4000Aの舞い酸化物が、このプロセス を使用して成功裏にエッチングされた。代替的なエッチング被は、異な るエッチング高量択体を有するとドラジンである。

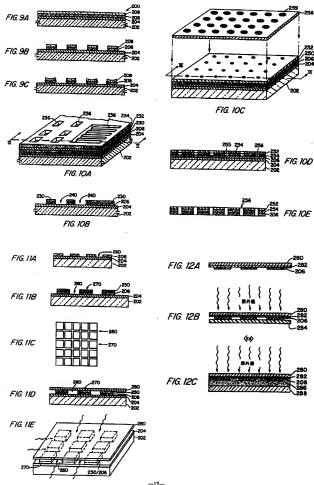
ガラス512に転換された影響514は、水洗いされ、飲養される。 段略511内に掛けられていないならば、基面回路処理される。また、 所望ならば、裏は、別の基板に転帯され、そしてガラス上階がエッチン グされ、彼く回路急遽のためにウェーハの前面へのアクセスを許害する。 第20A~208回は、GeSiが中国エッチングストップリンして 使用される、代替的シリコン需募帳券プロセスを示す。 第20A間を参 載すると、このプロセスにおいて、シリコンパッファー服526が、公 知のCVD又はMBE成長システムを修成して、単輪県シリコン学館を 28において形成され、彼いて、薄いGeSi無524と薄い単輪品シ リコン電子又は回路贈532が形成される。 それから、層は、TFT 又はピクセル電腦602の如く屈路を形成するために前途の方法でIC 処理される。次に、処理ウェーハは、エポキシ物会選を修用して、ガラ ス又は他の主持物680上に取り付けられる。エポキシは、前気間によっ て形成された逆げきを充填し、前面を上面680に伸撃させる。

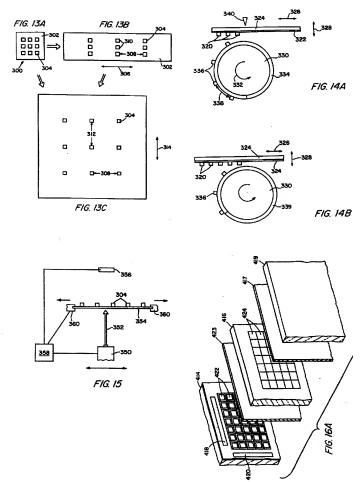
次に、単シリコン高板528とシリコンパッファー526は、GeS i 帯524に影響しないKOHで、エッチングすることにより除去され る(第208期)。最後に、シリコン前に影響しないGa81番524 が、選択的にエッチングされる。

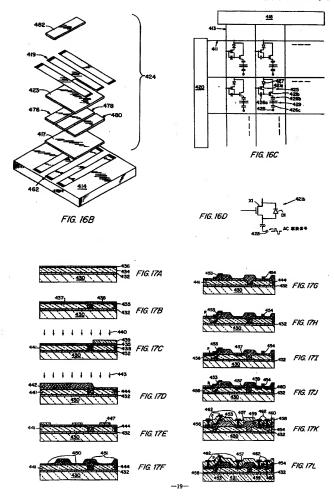


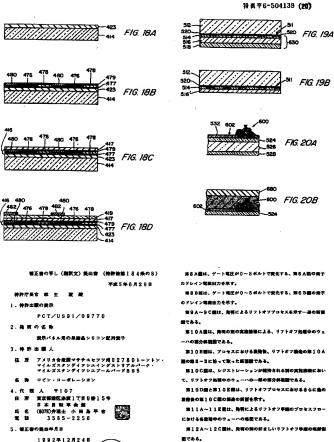












に示す。

第13A~13C回は、発明による転参の好ましい方性を報略的に示

第14人間と第14日間は、発明によるさらに他の転撃方法を転略的

74 H H

6. 銀付書類の目標 (1) 補正者の字し(離訳文)

特表平6-504139 (21)

ままの 音票

- 1、パネルディスプレイを作製する方法において、
- a) 支持基限上の他級組において本質的単結晶単導体材料を形成することと、
- b) 表示ピクセルの顕微パネルを形成するように、本質的単結晶材料に おいて又は上にトランジスクの開定配列を形成することと、
- c) 支持基板から第2基板に回路パネルを転停することと、
- d) 各ピクセルが少なくとも一つのトランジスタによって作曲可能であ 5、各ピクセル場所によって発送された電外又は個号が光過過機材料の
- 先学等性を設置する如く、開稿パネルの追示ビクセルの確定犯判におい で形成したビクセル電話に顕接して光海通性対算を被置付けることとを 金むことを特徴とする方法。
- 2. 最階 a) が、支持高額に加いて非単線量の単導体材料を形成する ことと、本質的単線量材料を形成するために非単線基の半導体材料を除 晶化することとを含む物水の機関1に記録の方法。
- 3. 本質的単結晶半等体が禁モ形成する設定が、多效の結晶が、値を 通って彼に駆びている平面において、少なくともあり、5 cm¹の新聞 様に広がる現を形成することを含む値点の整理1 に記憶の方法。
 - 4. 第2基数が、先通過性基数である前水の繊維1に記憶の方法。
- 5. 各トランタスタが収拾機能に報気的に連絡されるかく、本質的単 助品半等体対似において又は上に収拾機器を形成することをさらに含む 請求の機器1に記載の方法。
- 5. 転移設階が、さらに、本質的単雑品材料から支持基礎を化学的に エッチングすることを含む前水の範囲4に配金の方法。
- 15. 本質的単緒品半串体材料が、単純品シリコンを具備する前水の 職用13に配数のパネルディスプレイ。
- 16. 本質的単略品学専体材料が、多数の結晶が、概を通って機に延 びている平面に知いて、少なくとも約0.5cm1の新期限に広がる数 である第次の無限13に影像のパネルディスプレイ。
- 17. 西路パネルを光通過性基準に固定するための貼合せ材料をさら に具備する効本の機器13に記載のパネルディスプレイ。
- 18. 電笛が、光谱通性対対の面と位置合せされた電板の光谱通性配 列を具備し、名光谱通性電腦が、トランジスタの一つに電気的に逆接される接水の電腦13に配成のパネルディスプレイ。
- 19. 元曜場後対料が、故品を具備する論水の機勝13に配像のパネルディスプレイ。
- 20. 北海退後対斜が、発光後対斜を具備する前求の総額13に記録 のパネルディスプレイ。
- 21. 発光性材料が、エレクトロルミネセント材料を異価する輸水の 期間20に記載のパネルディスプレイ。
- 22、トランジスタが、約5000Hェなしに約10、000Hェの 助総用放散において動作する時次の掲載20に記載のパネルディスプレ
- 23. 電影機能、水質的単格品材料の開催において別域され、電影 開発化、開始トランジスタを作動をせることにより、名ピラセルを認め 的に影響をさことができる地くトランジスタに電視的に適談され、あ 作動されたトランジスタに選絡された開送ビラセル電影が、光端通常材 別に電界を生成させる前数の機能(人に関係のペネルディスプレイ。

- 7、坂神政治が、さらに、団路パネルを光透過性高質に助合せること を含む物本の展界よに影響の方体。
- 8. 先進過性対斜が、故島を具備する助水の福間1に記憶の方法。
- 9. 光道湯性材料が、現光能材料である前水の美頭1に配葉の方法。
- 10. 発光性材料が、エレクトロかミネセントである額字の範囲に記 他の方体。
- 11. 位置付け設備が、各ピクセルにおいて発生された電界が、光道 通性電話とピクセル電話の間にある加く、光道器性材料上の光道器性電 補配別を改質がよった全台な物本の展開1に配偶の方体。
- 12. 本質的単級品半線体材料が、光過過性高級の適曲面に転移される物水の機器4に配像の方法。
- 13. 支持基準と、
- 高級に国際され、トランワステの間度研究とどウェルの整め位別を共和 し、市電路が少なくとも一つのトランワステに電気的に総合され、トラ ンワスティル、他総理における本質的単純品単等が対例の源において又比 とにトランワステの間定型がとして別点されている間から本心と、 まどテセルによって発達され、光道療法が外に即加された電景又は老号
- が光環場性対解の光学的性を変更するおく、地界環上に電響に開設して 位置付けられた光路場性対称と、
- ピクセルを作動をせるように国路パネルに電気的に退物された解除国路 とを共同することを発表とするパネルディスプレイ。
- 14. トランジスタ MM とピクセル電額配列が、本質的学站品半等体 材料の南黒陽において又は上に形成される前次の発掘13に影像のパネ ルディスプレイ。
- 24. 発光性材料が、複数の領域を具備し、各領域が、異なる色において発光する資本の範囲20に配数のパネルディスプレイ。

lat.C1	1 9071/13	THE PERSON			TAS SLABOTA
A PROPERTY.	444				
		-			
-			Carles Into		
Im.¢1.	. •	GD2F; MOLL	; 1960		
		o lo al Marier			
Ġ,	Color of the		-	-	Annua Date July
•	PATENT :	METHOCIS OF JOSE , so., 276 (7-757)30 is bid to (mm.)	0 July 1998 18 North 1990		1,3,4,9
	PATENT vol. 13	40114213 OF JUPAN 1 64. 330 (P-677)01 1 620 727 (102.)	- 6 Noy 1300		11,12 13-13. 15,16
[******	tract	_		2. 1. 11
ľ	efted to	nes hij (derries) : n the application trees			4,7
1.00					•

11.000		PCT/HS 91/HI076
-	Calculation, species, to proper the second	· 20700 1 Clark
	IS,A,4 286 223 (PARE) 5 Ray 1981	17, 18. 21, 22, 25, 20
	son column I, line 66 - column Z, line 17; Figures 1,2	33,36
•	US_A_4 727 D47 (BUZLEK) 22 February 1996 cited in the application non-column 16, line 4 - line 40; figure 25	3,2
r	89,A,8 151 100 (THE SECRETARY OF STREE) 16 August 1700 100 page 18 - page 17	1
	_	
		Ì

S # # 2 # 5

3309779 15540

This secure then for present froging programs where the state of the s

بالمنظمة الما	Periodica		7
US-A-4003561	20-11-00	10-A- 4040011	11-07-00
US-A-4266223	65-68-61	CA-A- 1149631 CA-A- 1195300 E-A- 294632 FB-A- 294632 FB-A-3 295369 GB-A-3 295364	11-19-65 23-65-65 23-65-65 23-65-65 23-65-65 23-65-65
10-l-4727047	23-02-08	## 107187 ## 21919 ## 21919	2-14-00 25-14-00 25-04-00 25-06-05 26-06-05 26-06-05 27-06-05 27-06-05 27-06-05 27-06-05 27-06-05 27-06-05 27-06-05 27-06-05 27-06-05 27-06-05
EP-A-9181808	11-00-05	\$± ************************************	P-9-5 25-62-20

(72)発明者 マツクレランド、ロバート アメリカ合衆国マサテユセツツ州62061 / ーウエル・パーシヒルドライブ50 (72)発明者 ジヤコブセン、ジエフリー アメリカ合衆国カリフオルニア州96023ホ リスケー・テビストレイル601 (72) 発明者 デイングル、ブレンダ アメリカ合衆国マサテュセツツ州02766 / ートン・モーガンレイン 6 (72) 発明者 スピツツアー・アーク アメリカ合衆国マサテュセツツ州02067 シ ヤロン・ミンクトラツブロード 2